

SH4A SH7730はSDRAMを32bit接続でもI/Oポートが豊富(83ポート)です。

PT**の付いた信号名はI/Oポートに設定可能です。

30	GND
29	PTD0 SCIF4 TXD
28	PTE6 SCIF4 RXD
27	PTC4 SCIF4 CTS _n
26	PTC5 SCIF4 RTS _n
25	PTE2 SCIF4 SCK
24	PTD1 SCIF5 TXD
23	PTE3 SCIF5 RXD
22	PTC6 SCIF5 CTS _n
21	PTC7 SCIF5 RTS _n
20	GND
19	PTE1 SCIF5 SCK
18	PTG5 AUDCK
17	PTG4
16	PTG3
15	PTG2
14	PTG1
13	PTG0
12	PTF3 TPU0 TO3
11	PTF2 TPU0 TO2
10	PTF1 TPU0 TO1
9	GND
8	PTF0 TPU0 TO0
7	GND
6	PTN4
5	PTH6
4	PTJ6 STATUS0
3	PTJ7 TPU1 TO1
2	PTH7 TPU1 TO0
1	VP3D3

CON50

SH4A SH7730 BREQ_nをポートに設定する場合

```
//ピンファンクション設定 PTN4-PTN0
// BREQn BACKn
//PTN4(10)-PTN3(10)PTN2(10)-PTN1(10)PTN0(10)
PNCR = 0x02AA;
```

```
//CMNCR BLOCK=1 設定
CMNCR |= 0x0800UL; //BLOCK=1 BREQn DISEBLE
```

ピンファンクション設定及びCMNCR BLOCK=1にする必要があります。

1	VP3D3
2	VP3D3
3	A23
4	PTI5 A23
5	GND
6	PTI6 A24
7	PTI7 A25
8	PTE4 CS5A _n
9	PTE5 CS6A _n
10	PTO7 IRQOUT _n
11	PTC0 SCIF3 SCK
12	GND
13	PTC2 SCIF3 RTS _n
14	PTH4 IRQ4 _n
15	TCLK
16	PTC1 SCIF3 CTS _n
17	NMI _n
18	PTH3 IRQ3 _n
19	PTH2 IRQ2 _n
20	PTH1 IRQ1 _n
21	GND
22	PTE7 SCIF3 RXD
23	PTH0 IRQ0 _n
24	PTD3 SCIF3 TXD
25	PTI5 IRQ7
26	PTI1 SCIF1 RXD
27	PTI2 SCIF1 TXD
28	PTI0 SCIF1 SCK
29	PTD6 DREQ1 _n
30	GND
31	PTD4 DREQ0 _n
32	REG _n
33	WE3 _n
34	WE2 _n
35	WE1 _n
36	RDWR _n
37	PTK0 CS2 _n
38	PTD5 DACK0
39	PTD7 DACK1
40	GND
41	BYTE _n
42	D7
43	D6
44	D5
45	D4
46	D3
47	D2
48	D1
49	D0
50	CS0 _n
	GND
	GND

VP3D3	MD3 CE2A _n
VP3D3	MD4 CE2B _n
A23	MD5 RAS2 _n
GND	SCK2 MRST _n
A24	GND
A25	MD8 RTS2 _n
MD3 CE2A _n	CA _n
MD4 CE2B _n	IRL _{n0}
MD5 RAS2 _n	MD1 TXD2
SCK2 MRST _n	IRL _{n1}
GND	MD2 RXD2
MD8 RTS2 _n	IRL _{n2}
CA _n	IRL _{n3}
IRL _{n0}	IRL _{n1}
IRL _{n1}	IRL _{n2}
IRL _{n2}	IRL _{n3}
IRL _{n3}	PORT16
PORT16	PORT17
PORT17	PORT18
PORT18	PORT19
PORT19	DREQ1 _n
DREQ1 _n	GND
GND	DREQ0 _n
DREQ0 _n	REG _n
REG _n	WE3 _n
WE3 _n	WE2 _n
WE2 _n	WE1 _n
WE1 _n	WR _n
WR _n	CS2 _n
CS2 _n	DRAK0
DRAK0	DRAK1
DRAK1	GND
GND	BYTE _n
BYTE _n	D7
D7	D6
D6	D5
D5	D4
D4	D3
D3	D2
D2	D1
D1	D0
D0	CS0 _n
CS0 _n	GND
GND	GND
GND	GND

CON1,CON2,CON3はMAI-SH4D32-Lとほぼピンコンパチブル

注: SH4(RDY_n)に対応するSH4A(WAIT_n)はロジックレベルが反転しています。

MAI-SH4D32信号名

50	GND
49	GND
48	RDY _n
47	CPURST _n
46	CS5 _n
45	CS1 _n
44	CS6 _n
43	CS4 _n
42	MD6 IOIS16 _n
41	DACK1
40	A0
39	DAACK0
38	GND
37	RESET_IN _n
36	PTH5 ADTRG_IC1_SDA
35	BS _n
34	PTQ0 SCIF0 SCK
33	PTI2 SCIF2 TXD
32	PTI0 SCIF2 SCK
31	PTI4 SCIF2 RTS _n
30	GND
29	GND
28	GND
27	PTI3 SCIF2 RXD
26	PTI5 SCIF2 CTS _n
25	PTI2 RSETOUT _n
24	PTI3
23	PTI0 IIC0 SDA
22	PTI1 IIC0 SCL
21	PTI4 DA1
20	GND
19	PTI5 DA0
18	PTI7 AN1
17	PTI6 AN0
16	PTM0 AN2
15	PTM1 AN3
14	PTN0 BACK _n
13	PTN1 BREQ _n
12	WE1 _n
11	A17
10	A16
9	A15
8	A14
7	A13
6	A12
5	A11
4	A10
3	VP3D3
2	VP3D3
1	VP3D3

CN3 CON50

VP3D3	VP3D3
A1	A1
GND	GND
RD _n	RD _n
D8 _n	D8
D9 _n	D9
D10 _n	D10
D11 _n	D11
D12 _n	D12
D13 _n	D13
RY_BY	RY_BY
D14 _n	D14
D15 _n	D15
A3	A3
A2	A2
A4	A4
A5	A5
A6	A6
GND	GND
A7	A7
A8	A8
A18	A18
A19	A19
PTT4_A22	PTT4_A22
WE0 _n	WE0 _n
A20	A20
PTT3_A21	PTT3_A21
A9	A9
GND	GND

CON30